

Thema:	Abschlussarbeit:	Name:
Realisierung einer mobilen Datenübertragungsstrecke gemäß DECT-Standard	Diplomarbeit Dezember 1996	Bernd Gowitzke
Entwicklung eines Test-Systems für den Basisbandteil von DECT-Schnurlossystemen	Diplomarbeit Januar 1997	Horst Peter Roeder
Entwicklung einer Treiber-Software für ein mikrocontroller-gesteuertes, drahtloses Telekommunikationssystem gemäß DECT-Standard	Diplomarbeit März 1997	Arndt Degener
Entwicklung eines Busmonitors für eine Gefahrenmeldeanlage	Diplomarbeit Mai 1997	Juan Adalid Salas Sanchez
Anbindung eines Systems zur Bild- und Audioübertragung an einer mobilen Übertragungsstrecke gemäß DECT-Standard	Diplomarbeit Oktober 1997	Marcus Oesterreich
Erstellung eines Simulationsmodells für einen digitalen Synthesizer und Spezifikation der Hardware-Anforderungen	Diplomarbeit Oktober 1997	Harald Riedel
Realisierung einer mobilen Datenübertragungsstrecke für Audio- und Video-Übertragung über einen DECT-Kanal der Bandbreite 32kbit/s	Diplomarbeit Dezember 1997	Tobias Manke
Entwicklung eines verbesserten Antennendiversity-Algorithmus für drahtlose Kommunikationssysteme gemäß DECT-Standard	Diplomarbeit Januar 1998	Michael Konejung
Realisierung einer mobilen Übertragungs-strecke für Audio- und Videoübertragung über einen DECT-Kanal der Bandbreite 32kbit/s	Diplomarbeit Februar 1998	Brahim Ahmat
Realisierung eines Systems zur akustischen Echokompensation mit Hilfe von adaptiven Digitalfiltern	Diplomarbeit Oktober 1998	Volker Kalms
Untersuchung von Realisierungskonzepten für Σ - Δ -Modulatoren zum Einsatz in digitalen Mobilfunkempfängern	Diplomarbeit November 1998	Brahim Ahmat

Untersuchung von Realisierungskonzepten und Bestimmung des Implementierungsaufwands für digitale Quadraturmischer	Diplomarbeit April 1999	Touria Dib
Untersuchung von digitalen PLL-Schaltungen zur Demodulation von frequenzmodulierten Signalen und Vergleich mit anderen Konzepten	Diplomarbeit Mai 1999	Mohammed Hmine
Aufbau und Optimierung eines programmierbaren Funktionsgenerators zur Erzeugung des Sendesignals von digitalen Mobilfunksystemen	Diplomarbeit Juli 1999	Maik Gogol
Entwicklung eines Benutzerinterfaces für eine industrielle Maschinensteuerung, bestehend aus einem Touch-Display und dem zugehörigen Treiber	Diplomarbeit August 1999	Günter Kaczun
Optimierung der Filter eines digitalen Mobilfunkempfängers und Untersuchung des Einflusses von nichtidealen Effekten	Diplomarbeit September 1999	Birol Cubukcu
Optimierung von Δ - Σ -Modulatoren zum Einsatz in A/D-Wandlern für digitale Mobilfunkempfänger	Diplomarbeit September 1999	Brigitte Nhatobari
Erstellung einer Bedieneroberfläche für ein GPS-System und Optimierung für den Einsatz in einem Personal Communicator	Diplomarbeit Oktober 1999	Jerome Monteu Nana
Realisierung von digitalen Filtern mit Hilfe von FPGAs und Aufbau eines Meßsystems zur Bestimmung der Übertragungsfunktion	Diplomarbeit Januar 2000	Khalid El Fassi
Erstellung eines SW-Paketes zur Berechnung von digitalen Filtern und zur Optimierung der Filterkoeffizienten	Diplomarbeit Mai 2000	Andreas Jörgens
Optimierung eines Transmitterkonzeptes basierend auf der Direktmodulation einer PLL-Schleife zum Einsatz in hochintegrierten Mobilfunkgeräten	Diplomarbeit Oktober 2000	Raid Qaddoura

Analyse und Bewertung der Möglichkeiten einer IP-basierten Übertragung im UMTS Funknetz für Echtzeit- und Nicht-Echtzeit-Dienste	Diplomarbeit Oktober 2000	Richard Klein
Entwurf und Aufbau eines autonomen Miniroboters und Entwicklung der zugehörigen Treibersoftware für einen 8051 Mikrocontroller	Diplomarbeit Dezember 2000	Kaya Murat
Aufbau eines akustischen Echokompensators mit Hilfe eines DSP-Boards und Untersuchung und Vergleich von verschiedenen adaptiven Filteralgorithmen	Diplomarbeit Januar 2001	Dirk Reuter
Erstellung eines SW-Paketes zur diskreten Optimierung der Filterkoeffizienten von Wellendigitalfiltern und FPGA-Implementierung eines optimierten Filters	Diplomarbeit April 2001	Serdal Uzun
Realisierung einer drahtlosen Punkt-zu-Punkt Datenübertragungsstrecke gemäß Bluetooth-Standard	Diplomarbeit Mai 2001	Robert Rogala
Erstellung eines SW-Paketes mit einer Windows-Oberfläche zur Definition von ATM-Verbindungen innerhalb des ATM-Bausteins ABMP zum Buffer-Management	Diplomarbeit September 2001	Frank Meier
Entwurf und Aufbau eines Spannungswandlers mit einer neuartigen Regelschleife mit Überabtastung und digitaler Filterung	Diplomarbeit September 2001	Ayhan Yilmazer
Entwurf eines modularen Entwicklungskonzeptes zur Realisierung von digitalen Filtern auf einem FPGA-System	Diplomarbeit Oktober 2001	André Küller
Erstellung eines SW-Paketes zur Berechnung und Analyse von Delta-Sigma-Modulatoren	Diplomarbeit November 2001	Thomas Kirchgrabner
Entwicklung von Schnittstellen für ein 32-Bit Mikrocontrollersystem zur Realisierung von Echtzeitanwendungen	Diplomarbeit Dezember 2001	Daniel Hlep

Entwurf und Optimierung von Verfahren zur Kompensation von DC-Offsets in Mobilfunkempfängern mit Direktumsetzung	Diplomarbeit Februar 2002	Jaroslav Jagiela
Vergleich und Optimierung von Verfahren zur akustischen Echokompensation mit Hilfe von adaptiven Digitalfiltern	Diplomarbeit April 2002	Stefan Schöl
Development and optimization of a software simulator for a Generic Digital-Signal-Processor applied in modern wireless telecommunication devices	Diplomarbeit April 2002	Andy Schäfer
Entwurf und Aufbau eines modularen Systems mit programmierbaren Logikbausteinen der oberen Leistungsklasse und analogen Schnittstellen	Diplomarbeit November 2002	Haydar Öcal
Entwurf und Realisierung eines OFDM-Modulators für WLAN-Systeme	Diplomarbeit Januar 2003	Raphael Suska
Entwurf und Realisierung eines flexiblen und optimierten Filterbankkonzepts zur Kanalfilterung in digitalen Empfängern	Diplomarbeit April 2003	Christian Biesen
Testabdeckung von Software-Komponenten für Bluetooth-Systeme	Diplomarbeit August 2003	Stephan Pollok
Optimierung und FPGA-Implementierung eines neuen Filterbankkonzepts zur Kanalfilterung in digitalen Empfängern	Diplomarbeit Februar 2004	Winfried Freyth
Optimierung der Frequenzerzeugung in hochintegrierten Mobilfunkgeräten mit Hilfe eines DS-modulierten Fractional-N-Synthesizers	Diplomarbeit Juli 2004	Oguz Özcelik
Entwicklung eines OFDM-Demodulators für WLAN-Systeme und Realisierung auf einem FPGA-System	Diplomarbeit August 2004	Dominik Cipa
Entwicklung eines OFDM-Modulators für WLAN-Systeme und Anbindung an einen HF-Signalgenerator	Bachelorarbeit Juli 2004	Hong He

Analyse und Optimierung digitaler Demodulatoren für CPFSK-Empfänger zum Einsatz in drahtlosen, digitalen Kommunikationssystemen	Diplomarbeit September 2004	Markus Ahndorf
Untersuchungen zu Modulationsverfahren mit Chirp-Impulsen	Diplomarbeit Oktober 2004	Brahim Pijjou
Optimierung und FPGA-Realisierung eines Limiter-Empfängers für GFSK-modulierte Signale zum Einsatz in drahtlosen, digitalen Kommunikationssystemen	Diplomarbeit August 2005	Lotfi Iraqi
Untersuchung und Vergleich von Empfängerkonzepten mit Limiter und Viterbi Dekoder zum Einsatz in drahtlosen, digitalen Kommunikationssystemen	Diplomarbeit November 2005	Ismail Chiguer
Entwicklung, Optimierung und Implementierung eines Synchronisationsalgorithmus für Empfänger für GFSK-modulierte Signale	Bachelorarbeit November 2005	Mohamed Amine Aatal
Entwurf und Optimierung einer digitalen Filterbank für einen Software-Radio Empfänger	Diplomarbeit Dezember 2005	Lhoussaine Bouhrize
Entwicklung eines flexiblen, digitalen Mischers für einen Mobilfunkempfänger basierend auf dem "Software Defined Radio-Konzept"	Bachelorarbeit August 2006	Leif Middelberg
Realisierung einer funkbasierten Messdatenerfassung und grafische Darstellung der Daten auf einem PC	Bachelorarbeit September 2006	Ruslana Toporovska
Realisierung einer funkbasierten Messdatenerfassung auf der Basis von Zig-Bee und Visualisierung der Daten auf einem PC	Bachelorarbeit November 2006	Christian von Hagen
Optimierung und Realisierung eines digitalen Filters mit einstellbarer Verzögerung zum Einsatz in einem Software-Radio-Empfänger	Bachelor Thesis Februar 2007	Olaf Hahn

FPGA-Realisierung eines Limiter-Empfängers mit Viterbi-Dekoder für GFSK-modulierte Signale zum Einsatz in drahtlosen Kommunikationssystemen	Master Thesis Juli 2007	Hong He
Optimierung von rekursiven Digitalfiltern für Eingangssignale mit geringer Wortbreite	Diplomarbeit März 2008	Chakib Fikri
Entwicklung und FPGA-Realisierung eines $\Delta\Sigma$ -modulierten Fractional-N-Synthesizers zur flexiblen Frequenzerzeugung in Mobilfunksystemen	Master Thesis Mai 2008	Leif Middelberg
Erstellung eines Programms zur Abschätzung der Reichweite von mobilen Systemen und Verifizierung mit Hilfe von Kontrollmessungen	Master Thesis November 2008	Mohamed Amine Aatal
Anbindung eines Display-Moduls an ein drahtloses System gemäß ZigBee-Spezifikation	Bachelor Thesis September 2009	Marko Scholz
Aufbau eines Simulationsmodells für ZigBee-Systeme und Durchführung von Performance Untersuchungen	Bachelor Thesis September 2009	Melanie Scholz
Untersuchung und Optimierung von zeit-kontinuierlichen, rekursiven Digitalfiltern mit Delta Modulatoren	Bachelor Thesis März 2010	Xiaotao Sun
Erstellung von Simulationsmodellen auf der Basis von SystemC für die Systemsimulation von Algorithmen und Komponenten für 4G	Bachelor Thesis April 2010	Fan Zhang
Entwicklung eines Signalgenerators zur Erzeugung von Mobilfunksignalen	Master Thesis November 2010	Christian Lienert
Entwicklung eines flexiblen Signalgenerators für UMTS und Bestimmung der Cubic Metric für unterschiedliche Parametereinstellungen	Master Thesis Dezember 2010	Olaf Hahn
Entwurf und Aufbau einer Testanordnung für integrierte, zeitkontinuierliche, digitale Filterschaltungen	Bachelor Thesis Juli 2011	Thomas Werthwein

Anbindung eines Kameramoduls an ein ARM-Mikrocontrollersystem und Ausgabe der Bilddaten über einen Web-Browser	Bachelor Thesis Oktober 2011	Lynda Sylvanie Mogouon Toko
Entwicklung eines Klassifizierers zur automatischen Erkennung von Modulationsverfahren	Master Thesis November 2011	Mohamed Ben Abeidarrahmane
Entwurf und Aufbau einer Testanordnung für integrierte, zeitkontinuierliche, digitale Verzögerungselemente und Filterschaltung	Bachelor Thesis Februar 2013	Marcus Chau
Entwicklung eines Simulink Modells für eine CAR2X Verbindung gemäß 802.11p und Hardwareverifikation	Master-Thesis Mai 2013	Fan Zhang
Realisierung einer mobilen Übertragungsstrecke zwischen Software Defined Radios unter Verwendung des Orthogonalen Frequenzmultiplexverfahrens	Bachelor Thesis September 2013	Magnus Zieger
Entwurf, Aufbau und Test einer zeitkontinuierlichen, digitalen Filterschaltung mit Hilfe von Standardkomponenten	Master-Thesis Mai 2014	Thomas Werthwein
Implementierung eines Konzepts zur anonymen und sicheren Datenübertragung über eine CEN DSRC Schnittstelle durch eine Erweiterung der Protokollschicht für ein DSRC Transceiver-Modul.	Bachelor-Thesis Juni 2014	Sofien Ben Hassen Jouini
Implementierung und Untersuchung einer mobilen Übertragungsstrecke zwischen Software Defined Radios unter Verwendung unterschiedlicher Modulationsverfahren und unterschiedlicher HF-Module	Master-Thesis November 2014	Filip Julian Hirsch
Entwicklung eines Programms zur Berechnung und Optimierung von zeitkontinuierlichen FIR-Filtern und Erstellung einer Benutzeroberfläche	Bachelor-Thesis März 2015	Frank Stephane Sunjio Fanyong
Entwicklung einer Messstation für ein dezentrales akustisches Monitoringsystem	Master-Thesis September 2016	Christian Weigel

Realisierung einer Nahbereichslokalisierung mit Hilfe von BLE-Sensorsystemen und Optimierung durch Fusion unterschiedlicher Sensordaten	Master-Thesis Januar 2018	Magni Wembe
Untersuchung von Konzepten zur Verbesserung einer Indoor-Lokalisierung durch den Einsatz eines Luftdrucksensors unter Berücksichtigung der Gebäudetopologie	Bachelor-Thesis Februar 2018	Jan Sander
Untersuchung von Konzepten zur Hinderniserkennung mittels Temperatursensoren während einer Indoor-Lokalisierung	Bachelor- Thesis Februar 2018	Sabrina Frantz
Portierung einer Open-Source Hardware-Abstraktions-Bibliothek für ARM-Cortex-M-Mikrocontroller auf die nRF52-Familie	Bachelor-Thesis Oktober 2018	Van Luong Le
Implementierung und Auswertung von Algorithmen zur Reduzierung des Kalibrierungsaufwands der Fingerprinting-Methode für Indoor-Lokalisierung auf der Basis von drahtlosen Sensorsystemen	Bachelor-Thesis Dezember 2018	Joscha Schröder
Implementation and Evaluation of Algorithms for Passive Indoor Localization based on Pattern Recognition of the Electric Field Distribution	Master-Thesis Mai 2019	Mustafa Gemci
Implementierung eines Systems zur Verkehrsüberwachung durch Auswertung der Änderungen der Feldstärkeverteilung innerhalb eines drahtlosen Sensornetzwerkes	Bachelor-Thesis August 2019	Knut Niemann
Implementierung eines Systems zur Verkehrsüberwachung durch Auswertung der Änderungen der Feldstärkeverteilung innerhalb eines drahtlosen Sensornetzwerkes	Master-Thesis Oktober 2019	Benjamin Schneidewind
Energieversorgung für drahtlose Sensorsysteme mit Hilfe von Energy Harvesting	Bachelor-Thesis Juni 2020	Lukas Rosky

Reduzierung des Kalibrierungsaufwands für Verfahren zur Indoor Lokalisierung mittels drahtloser Sensorsysteme	Bachelor- Thesis Juni 2020	Kevin Tomzinski
Erkennung unbekannter Personen Innerhalb drahtloser Sensornetzwerke durch die Analyse von Feldstärkeänderungen unter Einsatz von Deep-Learning-Verfahren	Master-Thesis August 2020	Mustafa Biyikli

Stand: 11.08.2020